

# 윈도우에서 Verilog-A 플로우 디버깅

윈도우 플랫폼은 native C 컴파일러가 없기 때문에 별도로 설치해야 합니다. 이는 실바코 소프트웨어와 함께 제공되지 않습니다. 시작은 SmartSpice 사용 설명서 2권 10장을 참조하십시오.

C 컴파일러를 설치하고 경로를 올바르게 설정한 경우, 아래 플로우를 사용하여 문제를 추적할 수 있습니다.

SmartSpice 시뮬레이션에서 Verilog-A 모듈이 동작하지 않는 경우, 다음 단계에 따라 Verilog-A 플로우에서 문제점을 찾습니다.

## A. C 파일을 생성할 수 있는지 확인합니다.

1. DOS 창에서 현재 작업 디렉토리를 다음 항목이 있는 폴더로 설정합니다.  
<file\_name>.va
2. 예: D:\colins\Smartspice\test\_decks\  
VLGA\_diode
3. 명령어 <full\_path1>/veriloga.exe  
<file\_name>.va -l 를 실행합니다.
4. 예: V:\lib\smartspice\3.11.47.C\86-nt\ VLGA  
\veriloga.exe diode.va -l
5. 현재 작업 디렉토리 영역에 "SilvacoVLG" 폴더가 생성됩니다.
6. 이 폴더는 다음을 포함됩니다 (예):
  - SilvacoVLG\1.6.47.R\86-nt\diode.log
  - SilvacoVLG\1.6.47.R\86-nt\diode.va\_err
  - SilvacoVLG\1.6.47.R\86-nt\map.vlga
  - SilvacoVLG\1.6.47.R\86-nt\photodiode\_10988.c

예제 파일을 확인합니다.

SilvacoVLG\1.6.47.R\86-nt\diode.log

Errors: 0            Warnings : 0

오류 또는 경고가 있는 경우, 다음 단계로 진행하기 전에 이를 수정합니다.

오류에 대한 설명은 SilvacoVLG\1.6.47.R\86-nt\diode.va\_err 파일에서 확인합니다.

## SmartSpice 시뮬레이션에 사용하는 .dll 파일을 생성합니다

1. 명령어 <full\_path1>/veriloga.exe <file\_name>.va -l -vcc -libvlgpath <full\_path2> 를 실행합니다.

예: V:\lib\smartspice\3.11.47.C\86-nt\VLGA\  
veriloga.exe diode.va -l -vcc -libvlgpath V:\lib\  
modellib\1.6.0.R\86-nt

다음 파일이 생성되었는지 확인합니다:

- SilvacoVLG\1.6.47.R\86-nt\diode.log
- SilvacoVLG\1.6.47.R\86-nt\diode.va\_err
- SilvacoVLG\1.6.47.R\86-nt\map.vlga
- SilvacoVLG\1.6.47.R\86-nt\photodiode\_13225.dll

고유한 .dll 파일 이름을 생성하면, SmartSpice에서 입력 데크를 실행할 수 있습니다.

## C. SmartSpice에서 예제 입력 데크를 실행합니다.

1. Verilog-A 모듈에 대한 참조가 있는 입력 데크를 실행합니다.

예: diode.in

오류가 있는 경우, SmartSpice에서 해당 문제를 표시합니다.

### 주의:

<full\_path1> full path to veriloga.exe

<full\_path2> full path to libVLG\_version\_number\_R.lib file (e.g. libVLG\_1\_6\_63\_R.lib)